

1. Refereed Papers

1-A. Journal Papers

1. 翁長, 葛:
“ペトリネットの T-invariance の構造的解析”,
電子情報通信学会論文誌 '87/2 Vol.J70-A No.2, pp.185-194 (1987)
2. K.Onaga, Q.W.Ge and N.Ono:
“On Optimizing the Initial Token Distribution for a Periodic Petri Net Firing Sequence with Prescribed Firing Numbers”,
Trans. of SICE, Vol.23, No.10, pp.74-81 (1987)
3. Q.W.Ge, T.Watanabe and K.Onaga:
“Topological Analysis of Firing Activities of Data-flow Program Net”,
IEICE Trans. Fundamentals, Vol.E73, No.7, pp.1215-1224 (1990)
4. Q.W.Ge, T.Watanabe and K.Onaga:
“Execution Termination and Computation Determinacy of Data-flow Program nets”,
J. the Franklin Institute, 328, 1, pp.123-141 (1991)
5. Q.W.Ge, T.Watanabe and K.Onaga:
“Analysis of Parallelism in Autonomous Execution of Data-flow Program Nets”,
IEICE Trans. Fundamentals, Vol.E74, No.10, pp.3008-3017 (1991)
6. Q.W.Ge and K. Onaga:
“On Verification of Token Self-cleanness of Data-Flow Program nets”,
IEICE Trans. Fundamentals, Vol.E79, No.6, pp.812-817 (1996)
7. Q.W.Ge and N.Yoshioka:
“A Method of Finding Legal Sequence Number for a Class of Extended Series-Parallel Digraphs”,
IEICE Trans. Fundamentals, Vol.E80-A, No.4, pp.635-642 (1997)
8. Q.W.Ge and H.Yanagida:
“A Method of Computing Minimum Firing Time for Self-Cleaning SWITCH-less Program Nets”,
J. Franklin Institute, Vol.335B, No.5, pp.877-895 (1998)
9. Q.W.Ge, H.Yanagida and K.Onaga:
“Computation of Minimum Firing Time for General Self-Cleaning SWITCH-less Program Nets”,
IEICE Trans. Fundamentals, Vol.E81-A, No.6, pp.1072-1078 (1998)
10. Q.W.Ge and N.Yoshioka:
“An Optimal Two-Processor Scheduling for a Class of Program Nets via Hybrid Priority List”,
Trans. IPS. Japan, Vol.40, No.5, pp.2064-2071 (1999)
11. Q.W.Ge:
“PARAdeg-Processor Scheduling for Acyclic SWITCH-less Program Nets”,
J. Franklin Institute, Vol.336, No.7, pp.1135-1153 (1999)

12. Q.W.Ge:
“A Two-Processor Scheduling Method for a Class of Program Nets with Unity Node Firing Time”,
IEICE Trans. Fundamentals, Vol.E82-A, No.11, pp.2579-2583 (1999)
13. Q.W.Ge:
“Two-Processor Scheduling of General Acyclic SWITCH-less Program Nets via Hybrid Priority Lists”,
IEICE Trans. Fundamentals, Vol.E83-A, No.3, pp.471-479 (2000)
14. Q.W.Ge and K.Onaga:
“Evaluation of PARAdeg of Acyclic SWITCH-less Program Nets”,
IEICE Trans. Fundamentals, Vol.E83-A, No.6, pp.1186-1191 (2000)
15. S.Yamaguchi, Q.W.Ge and M.Tanaka:
“Performance Evaluation on Change Time of Dynamic Workflow Changes”
IEICE Trans. Fundamentals, Vol.E83-A, No.11, pp.2177-2187 (2000)
16. 山口,葛, 田中:
“ペトリネットによるワークフローのモデル化と解析”, システム／制御／情報, Vol.45, No.8, pp.480-489 (2001)
17. Q.W.Ge and A. Tanaka:
“An Effective Dynamic Priority List for 2-Processor Scheduling of Program Nets”,
IEICE Trans. Fundamentals, Vol.E84-A, No.3, pp.755-762 (2001)
18. Q.W.Ge and T.Okamoto:
“A Petri Net based Public-Key Cryptography: PNPKE”,
IEICE Trans. Fundamentals, Vol.E84-A, No.6, pp.1532-1635 (2001)
19. Q.W.Ge and Y. Sugimoto:
“A Computation Method of *LSN* for Extended *2-b-SPGs*”,
IEICE Trans. Fundamentals, Vol.E84-A, No.11, pp.2838-2851 (2001)
20. S.Yamaguchi, Y. Shiode, Q.W.Ge and M.Tanaka:
“Performance Evaluation on Transient Time of Dynamic Workflow Changes”
IEICE Trans. Fundamentals, Vol.E84-A, No.11, pp.2852-2864 (2001)
21. Q.W.Ge:
“Properties of a Hybrid List Scheduling for a Class of Program Nets Executed with Two Processors”,
Information: An International Journal, Vol.5, No.1, pp.69-80 (2002)
22. Q.W.Ge:
“An Optimal Two-Processor Scheduling for a Class of SWITCH-less Program Nets with Combined OR-nodes”,
IEICE Trans. Fundamentals, Vol.E85-A, No.6, pp.1274-1280 (2002)
23. S.Yamaguchi, A. Mishima, Q.W.Ge and M.Tanaka:
“Modeling and Performance Evaluation on Change Time for Migrate Dynamic Workflow Changes”
IEICE Trans. Fundamentals, Vol.E86-A, No.6, pp.1466-1475 (2003)

24. A.Mishima, S.Yamaguchi, Q.W.Ge and M.Tanaka:
 “Evaluation Method of Change Time for Migrate Dynamic Workflow Changes”
 Thammasat Int. J. Sc. Tech., Vol.7, No.3, pp.58-69 (2003)
25. M.Nakata, Q.W.Ge, T.Hochin and T.Tsuji:
 “An Extension to DREAM Model based Dynamic Schema for Semi-structured Data”
 Thammasat Int. J. Sc. Tech., Vol.7, No.3, pp.40-48 (2003)
26. S.Yamaguchi, K.Yamada, Q.W.Ge and Minoru Tanaka:
 “State Equation of Program Nets and Its Application to Reachability Analysis for SWITCH-less Nets”,
 Information: An International Journal, Vol.7, No.4, pp.515-526 (2004)
27. S.Yamaguchi, K.Kuniyoshi, Q.W.Ge and M.Tanaka:
 “Computation Methods of Maximum Throughput for MG/SMWF-Nets with Conflict-Free Resources”
 IEICE Trans. Fundamentals, Vol.E87-A No.11, pp.2868-2877 (2004)
28. Q.W.Ge, C.Li and M.Nakata:
 “A New Proposal to Two-Processor Scheduling Problem for SWITCH-less Program Nets”,
 IEICE Trans. Fundamentals, Vol.E87-A No.11, pp.2859-2867 (2004)
29. S.Yamaguchi, A.Mishima, Q.W.Ge and M.Tanaka:
 “A Flexible and Efficient Workflow Change Type: Selective Shift”
 IEICE Trans. Fundamentals, Vol.E88-A No.6, pp.1487-1496 (2005)
30. Q.W.Ge, C.Li and M.Nakata:
 “Performance Evaluation of a Two-Processor Scheduling Method for SWITCH-less Program Nets”,
 IEICE Trans. Fundamentals, Vol.E88-A No.6, pp.1502-1506 (2005)
31. S.Yamaguchi, K.YAMADA, Q.W.Ge and M.Tanaka:
 “Dead Problem of Program Nets”,
 IEICE Trans. Fundamentals, Vol.E89-A No.4, pp.887-894 (2006)
32. S.Yamaguchi, K.Miyauchi, Q.W.Ge and M.Tanaka:
 “Performance Evaluation on Worst Change Time of Flush and SCO Dynamic Changes for State Machine WF-Nets Date of Evaluation”
 IEICE Trans. Fundamentals, Vol.E89-A No.6, pp.1701-1704 (2006)
33. C. Li, S. Suzuki, Q.W.Ge, M. Nakata, H. Matsuno, and S. Miyano,
 “Structural modeling and analysis of signaling pathways based on Petri nets”,
 Journal of Bioinformatics and Computational Biology, Vol.4, No.5, pp.1119-1140 (2006)
34. S. Yamaguchi, T. Takai, T. Watanabe, Q.W.Ge, and M. Tanaka,
 “Complexity and a Heuristic Algorithm of Computing Parallel Degree for Program Nets with SWITCH-Nodes”,
 IEICE Trans. Fundamentals, Vol. E89-A No. 11, pp. 3207-3215 (2006)
35. C. Li, Q.W.Ge, M. Nakata, H. Matsuno and S. Miyano:
 “Modeling and Simulation of Signal Transductions in an Apoptosis Pathway by Using

- Timed Petri Nets,”
Journal of Biosciences, Vol.32, No.1, pp.113-127 (2007).
36. S. Yamaguchi, H. Matsuo, T. Watanabe, Q.W.Ge, and M. Tanaka,
“WF-Net Based Modeling and Soundness Verification of Interworkflows”,
IEICE Trans. Fundamentals, Vol. E90-A No. 4, pp. 829-835 (2007.04)
 37. M. Nakata, Q.W.Ge, H. Youhata, T. Otsuka and H. Tonou
“Hybrid Multiprocessor Scheduling for Task Graphs without Communication Costs”,
Information, Vol.11, No.3, pp.341-350 (2008.05)
 38. 袁, 葛, 成富:
“Moodle を用いた中国人学習者向けの日本語 4 級単語学習システムの構築”,
コンピュータ & エデュケーション, Vol.27, pp.73-76 (Dec.5.2009)
 39. Z. Ding, Q.W.Ge and J. Hu:
“Fuzzy Timed Petri Nets and the Performance Analysis”,
Information, Vol.12, No.5, pp.1137-1156 (2009)
 40. Yoshimasa Miwa, Chen Li, Q.W.Ge, Hiroshi Matsuno and Satoru Miyano
“On determining firing delay time of transitions for Petri net based signaling pathways
by introducing stochastic decision rules”,
In Silico Biol., 10, 0004 (2010). (<http://www.bioinfo.de/isb/2010/10/0004/>)
 41. M.Nakata, S.Nishida, R.Fukuda, Q.W.Ge and M.Yoshimura
“A Method of Recognizing Handwritten Characters in Japanese Historical Documents by
Using Feature Graphs”,
Information, Vol.13, No.3(B) (May 2010)
 42. N.Qu, S.Yamaguchi and Q.W.Ge,
“Parallel Degree of Well-Structured Workflow Nets”,
IEICE Trans. Fundamentals, Vol.E93-A, No.12, pp.2730-2739 (2010).
 43. Y.Miwa, Y.Murakami, Q.W.Ge, C.Li, H.Matsuno, S.Miyano,
“Delay time determination for the timed Petri net model of a signaling pathway based
on its structural information”,
IEICE Trans. Fundamentals, Vol.E93-A, No.12, pp.2717-2729 (2010).
 44. Bao Xiaoan, Zhang Na, Q.W.Ge, Gui Ning,
“An Architecture-based Adaptation Framework for Soft Real-Time Applications”,
Advances In Information Sciences and Service Sciences, Vol.3, No.7, pp.268-278 (2011)
 45. Zuohua Ding, Hui Shen, Q.W.Ge,
“Checking system boundedness using ordinary differential equations”,
Information Sciences Vol. 187, pp.245-265 (2012).
 46. 袁, 葛, 成富,
“中国人学習者向けの日本語語彙 e-learning システムの提案－漢字を媒体とした語彙知識
移転を目指して－”,
コンピュータ & エデュケーション, Vol.32, pp.59-64 (2012).

47. Y.Murakami, Q.W.Ge, H.Matsuno,
 “Incorporation of Cycles and Inhibitory Arcs into the Timed Petri Net Model of Signaling Pathway”,
 IEICE Trans. Fundamentals, Vol.E96-A No.2 pp.514-524 (2013).
48. 袁,葛, 成富,
 “中国人学習者向けの日本語 N1 級語彙学習プロトタイプシステムの構築”,
 コンピュータ&エデュケーション, Vol.35, pp.68-71 (2013).
49. L.Chen, Q.W.Ge, M.Nakata and H.Tonou,
 “Block Construction for Task Graphs”,
 Information, vol.16, no.12(B) (2013.12)
50. Z. Ding, H. Zhou, H. Shen, Q.W.Ge, “A Public-Key Cryptosystem Based On Stochastic Petri Net”,
 J. Software, vol. 9, no. 1, pp.94-103 (2014.01)
51. 包, 中田, 葛,
 “C 言語プログラムの構文木表現”,
 コンピュータ&エデュケーション, Vol. 36, pp.56-61 (2014.05)
52. L. Chen, Q.W.Ge, and Mitsuru Nakata,
 “Block Reconstruction for Task Graphs”,
 INFORMATION, vol.18, no. 8, International Information Institute, pp. 3277-3288 (2015.08).
53. H. Bao, Q.W.Ge, and Mitsuru Nakata,
 “Proposal of Evaluating C Language Programs by Using Original Syntax Tree”,
 INFORMATION, vol.19, no. 6 (A), International Information Institute, pp.1933-1944 (2016.06).
54. A. Mizuta, Q.W.Ge, and H. Matsuno,
 “Dependent Shrink of Transitions for Calculating Firing Frequencies in Signaling Pathway Petri Net Model”,
 Algorithms, Vol.10, Issue 1,4; doi:10.3390/a10010004 (2016.12).
55. Q.W.Ge, Nguyen Thi Thuy, R. Wu, and M. Nakata,
 “A Petri Net Model of Internal Organs Including Triple Energizer”,
 Canadian International Journal of Science and Technology, vol. 10, pp. 97-111 (2018).
56. 甘, グエン ティ トウイ, 呉, 中田, 葛,
 “五臓六腑と十二正経のペトリネットモデル”,
 Journal of East Asian Identities, No.3, pp.79-89 (2018.03).
57. T. Goto, K. Tanaka, M. Nakata and Q.W.Ge,
 “Properties and Judgment of Determiner Sets”,
 IEICE Trans. Fundamentals, Vol.E102-A, No.2, pp.365-371 (2019.02).
58. 甘, 呉, 中田, 葛,
 “中医学に基づく人体経絡のモデル構築とそのシミュレーション”,
 Journal of East Asian Identities, No.4, pp.49-60 (2019.03).

59. T. Goto, K. Tanaka, M. Nakata and Q.W.Ge,
“Properties and Judgment of Determiner Sets”,
IEICE Trans. Fundamentals, Vol.E102-A, No.2, pp.365-371 (2019.02).
60. B. Wu, X. Bao, N. Zhang, H. Morita, M. Nakata and Q.W.Ge,
“Subnets Generation of Program Nets and Its Application to Software Testing”,
IEICE Trans. Fundamentals, Vol.E102-A, No.9 (to appear) (2019.09).

1-B. International Conference Papers

61. Q.W.Ge, N.Ono and K. Onaga:
“Firing Activity and Well-behavedness of Data-flow Program Nets”,
Proc. of COMPSAC’87, pp.707-713 (1987)
62. Q.W.Ge, T.Tanida, N.Ono and K.Onaga:
“Construction of a T-base and Design of a Periodic Firing Sequence of a Live and Bounded Petri Net”,
Proc. of 25th Annual Allerton Conference on Communication, Control and Computing,
pp.305-314 (1987)
63. Q.W.Ge, T.Watanabe and K.Onaga:
“Topological Analysis of Firing Activities of Data-flow Program Nets”,
Proc. of ICCAS’89, pp.961-964 (1989)
64. Q.W.Ge, T.Watanabe and K.Onaga:
“Analysis of Parallelism in Autonomous Execution of Data-flow Program Nets”,
Proc. of JTC-CSCC’90, pp.542-547 (1990)
65. Q.W.Ge and K. Onaga:
“On Verification of Token Self-cleanness of Data-Flow Program nets”,
Proc. of JTC-CSCC’95, pp.746-749 (1995)
66. Q.W.Ge, H.Yanagida and K.Onaga:
“Computation of Minimum Firing Time of Self-Cleaning SWITCH-less Program Nets via Node Contraction”,
Proceeding of ITC-CSCC’97, pp.1083-1086 (1997)
67. Q.W.Ge and K.Onaga:
“On Reasonability of PARAdeg of Acyclic SWITCH-less Program Nets”,
Proceeding of ITC-CSCC’99, pp.1144-1147 (1999)
68. Q.W.Ge and T.Okamoto:
“A Fast Public-Key Cryptography Using RSA and T-invariants of Petri Nets”,
Proceeding of ITC-CSCC’2000, pp.669-672 (2000)
69. S.Yamaguchi, Q.W.Ge and M.Tanaka:
“Methods of Computing Change Times of Dynamic Workflow Changes”,
Proceeding of ITC-CSCC’2000, pp.645-648 (2000)
70. N.Nakayama, S.Yamaguchi, Q.W.Ge and M.Tanaka:
“Performance Evaluation on Throughput of a Petri Net Modeled Food Business”,
Proceeding of ITC-CSCC’2000, pp.661-664 (2000)

71. Q.W.Ge and A.Tanaka:
 “On Optimality of a Two-Processor Scheduling for Program Nets with Combined OR-Nodes”,
 IEEE Proceeding of ISCAS’2001 (CD-ROM Ver.), pp.III-644 - III-647 (2001)
72. Q.W.Ge and A.Tanaka:
 “A Two-Processor List Scheduling for a Class of Program Nets with Combined OR-nodes”,
 Proceeding of ITC-CSCC’2001, pp.136-139 (2001)
73. S.Yamaguchi, Y. Shiode, Q.W.Ge and M.Tanaka:
 “Computation of Transient Times for Flush and Abort Dynamic Workflow Changes”,
 Proceeding of ITC-CSCC’2001, pp.132-135 (2001)
74. S.Yamaguchi, M.Hattori, Q.W.Ge, and M.Tanaka:
 “A Modeling Method Based on High-Level Petri Nets for Food Business Workflows”,
 Proceeding of ICFS2002, pp. S5-31 – S5-36 (2002)
75. Q.W.Ge, C.Shigenaga, and R.Wu:
 “A Petri Net based New Conception of Public-Key Cryptography”,
 Proceeding of ICFS2002, pp. S5-37 – S5-42 (2002)
76. M.Nakata, M.Yoshimura and Q.W.Ge:
 “A Database System Designing Method for Japanese Poems Manyo-Shu”,
 Proceeding of ICFS2002, pp.S5-43 – S5-48 (2002)
77. M.Nakata, Q.W.Ge, T.Hochin and T.Tsuji:
 “An Extended Dynamic Schema for Storing Semi-structured Data”,
 Proceeding of ITC-CSCC2002, pp.301-304 (2002)
78. S.Yamaguchi, A.Mishima, Q.W.Ge, and M.Tanaka:
 “Computation of Change Time for Migrate Dynamic Workflow Changes”,
 Proceeding of ITC-CSCC2002, pp. 955-958 (2002)
79. Q.W.Ge, C.Shigenaga, M.Nakata and R.Wu:
 “On Encryption of a Petri Net based Multi-Stage-Encryption Public-Key Cryptography”,
 Proceeding of ITC-CSCC2002, pp. 975-978 (2002)
80. Q.W.Ge, T.Fukunaga, M.Nakata and R.Wu:
 “A Method to Generate Encryption Keys of Public-Key Cryptography MEPKC by Applying Linear Programming Technique”,
 Proceeding of ITC-CSCC2003, pp. 1759-1762 (2003)
81. Q.W.Ge, C.Li and M.Nakata:
 “On Evaluation of a New Priority List for Two-Processor Scheduling Problems of Program Nets ”,
 Proceeding of ITC-CSCC2004, pp. 7E3L-2-1 – 7E3L-2-4 (2004)
82. S.Yamaguchi, A.Mishima, Q.W.Ge, and M.Tanaka:
 “A Proposal of a Flexible and Efficient Workflow Change Type: Selective Shift”,
 Proceeding of ITC-CSCC2004, pp. 7E3L-6-1 – 7E3L-6-4 (2004)

83. C.Li, Q.W.Ge, M.Nakata, H.Matsuno and S.Miyano:
 “A New Petri Net Modeling Method for Signaling Pathways with a Focus on Enzyme”,
 Proceeding of The 5th International Conference on Genome Informatics 2004, pp. P004-1
 – P004-2 (2004)
84. S.Yamaguchi, K.Miyauchi, Q.W.Ge, and M.Tanaka:
 “On Computation of Worst Change Time for Dynamic Change of State Machine Workflow
 Nets”,
 Proceeding of ITC-CSCC2005, pp.1135 – 1136 (2005.07)
85. Q.W.Ge, T.Fukunaga and M.Tanaka:
 “On Generating Elementary T-invariants of Petri Nets by Linear Programming”,
 Proceeding of ISCAS2005, pp.168-171 (2005)
86. C.Li, S.Suzuki, Q.W.Ge, M.Nakata, H.Matsuno and S.Miyano:
 “On Modeling and Analyzing Signaling Pathways with Inhibitory Interactions Based on
 Petri Nets”,
 Proceedings of the 2005 International Joint Conference of Income, AASBi and KSBI,348-
 353, (2005) (Best Paper Award).
87. S.Yamaguchi, T.Takai, Q.W.Ge, M.Tanaka:
 “Evaluation of PARAdeg of Acyclic Structured Program Nets,”
 Proc.ITC-CSCC2006, vol.3, pp.453-456 (2006).
88. S.Yamaguchi, Y.Kaneko, Q.W.Ge, M.Tanaka:
 “On Parallel Degree of Sound Workflow Nets,”
 Proc.ITC-CSCC2006, vol.3, pp.457-460 (2006).
89. M. Nakahara, S. Ishihara, M. Namagachi, Q.W.Ge:
 “PLS Analysis of Kansei Evaluation Data and Hand-made VR Kansei Engineering Sys-
 tem”,
 Proc. of KEER2007 (CD-ROM) (2007)
90. T. Otsuka, H. Youhata, Q.W.Ge, M. Nakata, Y. Moriyama and H. Tonou:
 “A Model of Multiprocessor System with Communication Delays and Its Scheduling
 Method,”
 Proc.ITC-CSCC2008, pp.289-292 (2008).
91. S. Yamaguchi, T. Narui, Q.W.Ge, Minoru Tanaka:
 ”On Verification and Application of Behavioral Inheritance for Parallel Synchronized
 Interworkflows,”
 Proc.ITC-CSCC2008, pp.309-312 (2008).
92. M. Hayashi, S. Nishida, M. Nakata, Q.W.Ge, M. Yoshimura:
 ”A Method of Generating Feature Graph for Handwritten Character Recognition of
 Japanese Historical Documents,”
 Proc.ITC-CSCC2008, pp.305-308 (2008).
93. G. Yuan, Q.W.Ge, T. Naritomi:
 ”A Japanese Word Study Model for Chinese Learner by Using Petri Net,”
 Proc.ITC-CSCC2008, pp.809-812 (2008).

94. S. Yamaguchi, K. Komiya, Q.W.Ge, Minoru Tanaka:
"On Verification of Marking-Dependent Terminacy for Data-Flow Program Nets,"
Proc.ITC-CSCC2008, pp.973-976 (2008).
95. R. Yamaguchi, Q.W.Ge, M. Nakata:
"Construction of Petri Nets and Calculation of Elementary T-invariants for Multi-stage-
Encryptions Public-Key Cryptography: MEPKC,"
Proc.ITC-CSCC2008, pp.977-980 (2008).
96. S. Chen, Q.W.Ge, Q.M. Shao, Q. Zhu:
"Modeling and Performance Analysis of Wireless Sensor Network Systems Using Petri
Nets,"
Proc.ITC-CSCC2008, pp.1689-1692 (2008).
97. D.Y. Bian, Q.W.Ge, Q.M. Shao, Q. Zhu:
"Kernel Reference Set and Its Computation Algorithm,"
Proc.ITC-CSCC2008, pp.1785-1788 (2008).
98. Kanji Hioka, Yoshimasa Miwa, Chen Li, Qi-Wei Ge, Hiroshi Matsuno, Satoru Miyano:
"An algorithm to estimate delay times in Petri net models of signaling pathways with
experimental data",
Proc. 3rd International Conference on Bio-Inspired Models of Network, Information, and
Computing System, in CD-ROM, 8 pages (2008/11/25).
99. S. Nishida, M. Nakata, Q.W.Ge and M. Yoshimura:
"A Method of Handwritten Character Recognition by Feature Graph,"
Proc. of ITC-CSCC 2009, pp.863-866 (2009.07).
100. S. Nishida, M. Nakata, Q.W.Ge and M. Yoshimura:
"Discussion on Handwritten Character Recognition by Feature Graphs,"
the Fifth International Conference on Information, International Information Institute,
pp.128-133 (2009)
101. R.Fukuda, Mitsuru Nakata, Q.W.Ge and M.Yoshimura:
"Discussion on Recognition Method for Consecutive Handwritten Japanese Characters
by Feature Graph,"
Proc.ITC-CSCC2010, pp.404-407 (July 2010).
102. Y.Ikeda, Q.W.Ge and M.Nakata:
"Kernel Set and its Computation,"
Proc.ITC-CSCC2010, pp.450-453 (July 2010).
103. M.Jiang, Z.Ding and Q.W.Ge:
"Behavior Checking of Web Applications after Testing,"
Proc.ICEIE 2010, pp.V2-163 - V2-167 (Aug. 2010).
104. L.Chen, M.Kawabuchi, Q.W.Ge, M.Nakata, C.Li, H.Tonou, N.Kamiyama and K.Shimata:
"A Proposal of Block Division for Task Graphs,"
Proc. ITC-CSCC2011, CD-ROM (2011).

105. R.Fukuda, M.Nakata, Q.W.Ge and M.Yoshimura:
 “An Improved Recognition Method for Consecutive Handwritten Characters by Feature Graph”,
 Proc. ITC-CSCC2011, CD-ROM (2011) (Best Paper Award).
106. Q.W.Ge, Y.Ikeda, H.Tsuge, M.Nakata,
 “Kernel Set and Its Application to Location Specification of Rescue Workers”,
 Proc. SCET2012(2012 Spring World Congress on Engineering and Technology), pp.156-159 (2012-5-27).
107. R.Arakawa, M.Nakata, Q.W.Ge, M.Yoshimura,
 “An Improved Character Clipping Method for Consecutive Handwritten Character Recognition by Feature Graph”,
 Proc. ITC-CSCC2012, E-T2-03 (2012-07-17).
108. L.Chen, Q.W.Ge, M.Nakata, H.Tonou, N.Kamiyama, K.Shimata,
 “A Proposal of Block Reconstruction for Task Graphs”,
 Proc.ITC-CSCC2012, P-T2-16 (2012-07-17).
109. Qi-Wei Ge and Mitsuru Nakata,
 “Kernel Set Problem and Its Computation”,
 Proc. ICNC2012 (CD-ROM) (Okinawa, Japan, December 5-7, 2012.12)
110. Qi-Wei Ge, Kurumi Kouchi and Mitsuru Nakata,
 “Properties of Kernel Set for Regular graphs”,
 Proc. ICEIC2013 (CD-ROM) (2013.01)
111. R.Arakawa,Y.Iino, M.Nakata, Q.W. Ge and M.Yoshimura,
 “Feature Graphs Based Recognition of Consecutive Handwritten KANJI Characters”,
 Proc. INFORMATION2013, pp.444-449 (2013.05).
112. L.Chen, Q.W. Ge, M.Nakata, H.Tonou, N.Kamiyama and K.Shimata,
 “A Proposal of Block Reconstruction for Task Graphs”,
 Proc. INFORMATION2013, pp.492-497 (2013.05).
113. Y.Iino, M. Nakata, Q.W. Ge and M. Yoshimura,
 “A method of solving local matching for handwritten character recognition”,
 Proc. ITC-CSCC2013, USB-Version (2013.07).
114. K.Kouchi, M.Nakata and Q.W. Ge,
 “Kernel Set Problem and Its Related Algorithms”,
 Proc. ITC-CSCC2013, USB-Version (2013.07).
115. H.Bao, M.Nakata, R.Wu and Q.W. Ge,
 “Similarity Evaluation of Ordered Trees and Its Application to Similarity Verification of C Language Programs”,
 Proc. ITC-CSCC2013, USB-Version (2013.07)
116. A.Mizuta, Q.W. Ge, H.Matsuno,
 “Properties of Dependent Subnets in a Retention-Free Petri Net”,
 Proc. ITC-CSCC2014, pp.857-860 (2014.07)

117. Y.Iino, H.Nagaoka, M.Nakata, Q.W. Ge, M.Yoshimura,
 “A Feature Graph Based Retrieval System for Japanese Historical Documents”,
 Proc. ITC-CSCC2014, pp.982-985 (2014.07).
118. Q.W. Ge, R.Wu, E.Nagata, M.Nakata,
 “A Petri Net Model of Internal Organs Based on Five-Elements Theory of Traditional Chinese Medicine”,
 Proc. ITC-CSCC2014, pp.990-993 (2014.07) (Best Paper Award).
119. Q.W. Ge, Ren Wu, Mitsuru Nakata,
 “On Modeling Internal Organs And Meridian System Based on Traditional Chinese Medicine”,
 Proc. BioPPN2015, pp.56-69 (2015.06).
120. A.Mizuta, Q.W. Ge, H.Matsuno,
 “Dependent Shrink for Petri Net Models of Signaling Pathways”,
 Proc. BioPPN2015, pp.85-99 (2015.06).
121. H.Nagaoka, M. Nakata, Q.W. Ge and M. Yoshimura,
 “Similar Subgraph Retrieving for Japanese Historical Document Search System”,
 Proc. ITC-CSCC2015, pp.222-225 (2015.07).
122. Ren Wu, Q.W. Ge, Mitsuru Nakata,
 “A Simulation Model of Internal Organs and Meridian System Based on Traditional Chinese Medicine”,
 Proc. the Seventh International Conference on Information, pp.247-250 (2015.11).
123. M. Nishida, R. Wu, M. Nakata and Q.W. Ge,
 “A Petri Net Model of Internal Organs and Pericardium Meridian Based on the Acupuncture Efficacy”,
 Proc. ITC-CSCC2016, pp.273-276 (2016.07).
124. H. Kodama, M. Nakata, Q.W. Ge and Makoto Yoshimura,
 “Implementation and Evaluation of Similar Subgraph Retrieving”,
 Proc. ITC-CSCC2016, pp.281-281 (2016.07).
125. T. Goto, M. Nakata and Q.W. Ge,
 “Proposal to Judge Determiner Set of Graph”,
 Proc. ITC-CSCC2017, pp. 235-238 (2017.07).
126. T.T.Nguyen, Q.Gan, R.Wu, M.Nakata and Q.W. Ge,
 “Modelling and Simulation for Internal Organs and Twelve Principal Meridians”,
 Proc. ITC-CSCC2018, pp. 600-603 (2018.07).
127. K.Tanaka, T.Goto, M.Nakata and Q.W. Ge,
 “Comparison of Algorithms for Judging Determiner Set”,
 Proc. ITC-CSCC2018, pp. 604-607 (2018.07).

1-C. Domestic Conference Papers

128. 葛, 谷田, 翁長:
 “ペトリネットの T-base 構築と周期発火系列の設計”,
 第 8 回数理計画シンポジウム, pp.51-57 (1987)

129. Q.W.Ge:
 “On Multiprocessor Scheduling of Acyclic SWITCH-less Program Nets”,
 The 11-th Workshop on Circuit and Systems in Karuizawa, pp.499-504 (1998)
130. Q.W.Ge:
 “Two-Processor Scheduling for Acyclic SWITCH-less Program Nets with Random Node Firing Times”,
 The 12-th Workshop on Circuit and Systems in Karuizawa, pp.207-212 (1999)
131. Q.W.Ge and A.Tanaka:
 “Verification of Effectiveness of Hybrid Priority Lists Applied in 2-Processor Scheduling of Program nets”,
 The 13-th Workshop on Circuit and Systems in Karuizawa, pp.585-589 (2000)
132. S.Yamaguchi, K.Yamada, Q.W.Ge and M.Tanaka:
 “State Equation of Program Nets and Its Application to Verifying Token Self-Cleanness of Acyclic SWITCH-less Nets”,
 The 16-th Workshop on Circuit and Systems in Karuizawa, pp.477-482 (2003)
133. 中田、大鶴、葛、吉村:
 “万葉集検索システムにおける異訓情報の生成法について”,
 第 16 回回路とシステム (軽井沢) ワークショップ 論文集, pp.225-230 (2003)
134. S.Yamaguchi, K.Yamada, Q.W.Ge and M.Tanaka:
 “On Computation Complexity of Dead Problem for Program Nets”,
 The 18-th Workshop on Circuit and Systems in Karuizawa, pp.631-636 (2005)
135. 山口, 松尾,葛, 田中:
 “インターワークフローネットモデルとその健全性について”,
 第 19 回回路とシステム軽井沢ワークショップ, pp.289-294 (2006)
136. 山口, 成井,葛, 田中:
 “インターワークフローのラベル付き WF ネットモデルと振る舞い継承について”,
 第 20 回回路とシステム軽井沢ワークショップ, pp.373-378 (2007)
137. 池田, 葛, 中田,
 “カーネルセットによるセンサー位置特定の一手法”,
 第 24 回回路とシステムワークショップ, pp.449-454 (2011)
138. 中田, 高地, 葛,
 “カーネルセット問題における極小決定セット発見手法の提案”,
 第 25 回 回路とシステムワークショップ 論文集, pp.474-479 (2012-07-30).

2. Nonrefereed papers

139. 葛, 翁長:
 “タイム・ペトリネット技法: INVARIANT を用いたスケジュールと性能の評価”,
 昭 61 信学総全大, S7-6, pp.1-304 - 1-305 (1986)

- 140. 葛, 翁長:
“ペトリネットの堅結合性と T-invariance”,
ネット理論研究会, pp.152-160 (1986)
- 141. 葛, 翁長:
“トリネットの構造と T-invariance について”,
情報処理学会第 33 回 (昭和 61 年後期) 全国大会, pp.41-41 (1986)
- 142. K.Onaga and Q.W.Ge:
“Structural Analysis of Petri Nets for T-invariance”,
Proc. of SICE'86, pp.1071-1074 (1986)
- 143. 翁長, 葛, 小野:
“有界、活性なペトリネットにおける周期発火系列の設計と初期マーキングの最適化”,
Proc. of SICE'87 pp.845-848 (1987)
- 144. 小野, 葛, 翁長:
“データフロー・プログラムの Self-Cleaning Property とそのネット解析”,
昭 63 信学春季全大, Sa-2-2, pp.1-369 – 1-370 (1988)
- 145. Q.W.Ge, T.Watanabe and K.Onaga:
“Structural Analysis of Firing Termination of Conflict-free Petri Nets”,
Proc. of SICE'89, pp.1009-1012 (1989)
- 146. Q.W.Ge, T.Watanabe and K.Onaga:
“On Structural Properties of Computation Determinacy and Token Self-cleanness of Data-flow Program Nets”,
Tech. Research Reports, IEICE, Japan, Vol.90, No.143, pp.25-30 (1990)
- 147. Q.W.Ge, T.Watanabe and K.Onaga:
“Theoretic Evaluation of Parallelism Residing in Data-Flow Program Nets”,
6th Workshop on Discrete Event Systems December 21-22, pp.47-54 (1990)
- 148. 柳田, 葛 :
“SWITCH-less Program Net における最小実行時間検出アルゴリズムの改良”,
平成 7 年度電気・情報関連学会中国支部第 46 回連合大会, pp.448-448 (1995)
- 149. H.Yanagida and Q.W.Ge:
“PARAdeg Computation and Scheduling of Self-Cleaning SWITCH-less Program Net”,
情報処理学会第 53 回全国大会講演論文集, pp.1-165 – 1-166 (1996)
- 150. N.Yoshioka and Q.W.Ge:
“A Method to Calculate Legal Sequence Number for Extended Series-Parallel Digraphs”,
情報処理学会第 53 回全国大会講演論文集, pp.1-157 – 1-1158 (1996)
- 151. 貞石, 葛, 斗納:
“C 言語プログラム構造解析によるフローチャート”,
情報処理学会第 55 回全国大会講演論文集, pp.1-412 – 1-413 (1997)
- 152. 吉岡, 葛:
“拡張 2-b-SPG グラフにおける Legal Sequence Number”,
情報処理学会第 55 回全国大会講演論文集, pp.1-93 – 1-94 (1997)

153. Q.W.Ge and N.Yoshioka:
“Properties of a Two-Processor List Scheduling for Acyclic SWITCH-less Program Nets”,
Technical Report of IEICE, Vol.98, No.220 (cst98-17), pp.47-54 (1998)
154. Q.W.Ge and N.Yoshioka:
“On Hybrid List Scheduling of Acyclic SWITCH-less Program Nets Executed with Two Processors”,
Technical Report of IEICE, Vol.98, No.371, pp.17-24 (1998)
155. L.Li and Q.W.Ge:
“A Parallel Algorithm for Solving the Two-Dimensional Implicit Diffusion Difference Equations”,
Technical Report of IEICE, Vol.98, No.371 (cst98-21), pp.25-29 (1998)
156. 葛, 木下, 杉本:
“拡張 2-b-SPG の Legal Sequence Number の計算法”,
電子情報通信学会信学技報, Vol.98, No.565 (cst98-33), pp.31-38 (1999)
157. 杉本, 木下, 葛:
“拡張 2-b-SPG における LSN の計算式及びその計算の効率化に関する考察”,
電子情報通信学会信学技報, Vol.99, No.98 (cst99-4), pp.25-32 (1999)
158. 葛, 田中:
“結合 OR-node をもつプログラムネットの 2 プロセッサスケジューリングについて”,
電子情報通信学会信学技報, Vol.99, No.206 (cst99-15), pp.29-35 (1999)
159. 田中, 葛:
“結合 OR-node を含んだ Program Net の 2 プロセッサスケジューリングに関する考察”,
電子情報通信学基礎・境界ソサイエティ大会講演論文集, pp. 146 (1999)
160. 中山, 山口, 葛, 田中:
“ワークフロー改善のための CPN モデルと変更知識に関する考察”,
平成 11 年度電気・情報関連学会中国支部連合大会, pp.345 (1999)
161. 中山, 山口, 葛, 田中:
“カラーペトリネットによるワークフローのモデリングおよび評価”,
電子情報通信学会信学技報 Vol.99, No.418 (cst99-38), pp.33-39 (1999)
162. 山口, 葛, 田中:
“時間ペトリネットを用いたワークフローの動的変更の性能評価”,
電子情報通信学会信学技報 Vol.99, No.418 (cst99-39), pp.41-48 (1999)
163. 岡本, 葛:
“ペトリネットを用いた公開鍵暗号システムについて”,
電子情報通信学会信学技報 Vol.99, No.418 (cst99-40), pp.57-64 (1999)
164. 山口, 葛, 中山, 田中:
“動的ワークフロー変更の S C O 方式に関する性能評価”,
電子情報通信学会信学技報 Vol.99, No.539 (cst99-62), pp.55-61 (2000)
165. 中山, 山口, 葛, 田中:
“階層化ペトリネットによる飲食店業務のワークフローモデリング”,
電子情報通信学 2000 年総合大会講演論文集 (基礎・境界), pp.442-443 (2000)

166. 嶋田, 葛:
“フローチャートと関数関連図によるプログラムの視覚化”,
電子情報通信学 2000 年総合大会講演論文集 (基礎・境界), pp.444-445 (2000)
167. 上瀧, 山口, 葛, 田中:
“OR-node の瞬時発火規則に基づいたプログラムネットの 2 プロセッサスケジューリング”,
電子情報通信学会信学技報 Vol.100, No.416 (cas2000-75, cst2000-30), pp.55-61 (2000)
168. Y.Sugimoto and Q.W.Ge:
“On Complexity of Legal Sequence Number Problem and Computation Methodology of Legal Sequence Number for Extended $2-b-SPGs$ ”,
Technical Report of IEICE, Vol.100, No.415 (cas2000-61), pp.1-7 (2000)
169. 嶋田, 葛:
“プログラムの構文チェックのためのデータ構造とアルゴリズム”,
情報処理学会研究報告 Vol.2000, No.103 (2000-AL-75-1), pp.1-8 (2000)
170. 塩出, 山口, 葛, 田中:
“動的なワークフロー変更のフラッシュ方式とアボート方式に対する過渡時間による性能評価”,
電子情報通信学会信学技報 Vol.100, No.571 (cst2000-37), pp.31-38 (2001)
171. 安村, 山口, 葛田, 田中, 部坂, 阿武:
“在宅医療サービスのためのマルチエージェントシステムについて”,
2001 電子情報通信学総合大会講演論文集 (基礎・境界), pp.487-488 (2001)
172. 重永, 葛:
“ペトリネットのみを利用した公開鍵暗号システムの一提案”,
電子情報通信学会信学技報 Vol.101, No.89 (cst2001-05), pp.45-52 (2001)
173. 呉, 葛:
“公開鍵暗号の鍵生成におけるペトリネットの初等 T-invariant の活用について”,
電子情報通信学会信学技報 Vol.101, No.212 (cst2001-15), pp.31-36 (2001)
174. 中田, 吉村, 葛:
“データベース管理システムを用いた万葉集データベースの一構成法”,
情報処理学会研究報告 Vol.2001 (人文科学とコンピューター-52-2), pp.9-16 (2001)
175. 山口, 服部, 葛, 田中:
“ハイレベル・ペトリネットによる飲食店業務のワークフローモデル化手法”,
電子情報通信学会信学技報 Vol.101, No.458 (cas2001-68), pp.31-38 (2001)
176. 三島, 山口, 葛, 田中:
“動的ワークフロー変更の Migrate 方式に対するモデル化と変更時間の計算”,
電子情報通信学会信学技報 Vol.102, No.96 (CST2002-05), pp.9-12 (2002)
177. 山口, 葛, 田中:
“ペトリネットのワークフローへの応用”,
計測自動制御学会 第 13 回離散事象システム研究会講演論文集, pp.9-16 (2002)

178. 川尻,葛,田中,八木,斗納:
“自動車制御システムにおけるマルチプロセッサスケジューリングについて”,
電子情報通信学会信学技報 Vol.102, No.259, pp.7-10 (CST2002-11) (2002)
179. 山口,国吉,葛,田中:
“ワークフローにおけるリソースの解析および最大スループットの算出について”,
電子情報通信学会信学技報 Vol.102, No.426 (CST2002-29), pp.67-72 (2002)
180. 李,葛,中田:
“2入力 AND-node をもつ SWITCH-less プログラムネットの最適 2-プロセッサスケジューリングに関する考察”,
電子情報通信学会信学技報 Vol.102, No.426 (CST2002-30), pp.73-78 (2002)
181. 山口,山田,葛,田中:
“プログラムネットの状態方程式と非循環 SWITCH-less ネットの Self-Cleaness 判定法への応用”,
電子情報通信学会信学技報 Vol.102, No.589 (CST2002-45), pp.17-22 (2003)
182. 国吉,山口,葛,田中:
“リソース付き状態機械ワークフローネットにおける最大スループットの計算について”,
電子情報通信学会信学技報 Vol.103, No.105 (CST2003-3), pp.17-22 (2003)
183. 三島,山口,葛,田中:
“柔軟なワークフロー動的変更を実現するための変更方式 Selective Shift の提案”,
電子情報通信学会信学技報, Vol.103, No.247 (CST2003-11), pp.25-30 (2003)
184. 山田,山口,葛,田中:
“データフロープログラムネットの標準形およびその表現力”,
電子情報通信学会信学技報 Vol.103, (CST2003-34), pp.5-10 (2003)
185. 中田,葛,吉村:
“キーワードおよびその連想語による文例の検索に関する考察”,
情報処理学会研究報告 Vol.2004 No.7 (人文科学とコンピューター), pp.5-12 (2004)
186. 山口,田中,葛,田中:
“リソース配置変更によるマークグラフワークフローネットの最大スループットの改善について”,
電子情報通信学会信学技報 Vol.103, No.634 (CST2003-49), pp.41-46 (2004)
187. 徳澤,葛,中田,福永:
“デットライン付きタスクグラフにおけるスケジューリングの一手法”,
電子情報通信学会信学技報 Vol.103, No.634 (CST2003-50), pp.47-50 (2004)
188. T. Fukunaga , Qi-Wei Ge, M. Nakata:
“On Obtaining All the Elementary T-invariants Using Linear Programming”,
Technical Report of IEICE, Vol.104, No.402 (CST2004-31), pp.59-64 (2004)
189. 山田,山口,葛,田中:
“プログラムネットの不活性について”,
電子情報通信学会信学技報, Vol.104, No.402 (CST2004-32), pp.65-70 (2004)

190. 山口, 国吉, 葛, 田中:
“競合なしリソース付き well-structured ワークフローネットにおける最大スループットの計算について”,
電子情報通信学会信学技報, Vol.104, No.402 (CST2004-33), pp.71-76 (2004)
191. C. Li, S. Suzuki, Q.W.Ge, M. Nakata, H. Matsuno and S. Miyano:
“A New Proposal of Petri Net Based Formulation for Analyzing Signaling Pathways”,
Technical Report of IEICE, Vol.104, No.593 (CST2004-39), pp.1-6 (2005)
192. T. Watanabe, S. Yamaguchi, Q.W.Ge and M. Tanaka:
“On Computation of PARAdeg of Data-Flow Program Nets with SWITCH-nodes”,
Technical Report of IEICE, Vol.104, No.593 (CST2004-40), pp.7-12 (2005)
193. 宮内, 山口, 葛, 田中:
“状態機械ワークフローの Flush, Abort, SCO 方式による動的変更に対する最悪変更時間の計算について”,
電子情報通信学会信学技報, Vol.104, No.593 (CST2004-45), pp.37-42 (2005)
194. T.Takai, S. Yamaguchi, Q.W.Ge and M. Tanaka:
“On Approximate Computation of MaxPARAdeg for Acyclic Well-Structured Data-Flow Program Nets”,
Technical Report of IEICE, Vol.105, No.237 (CST2005-14), pp.1-6 (2005)
195. 金子, 山口, 葛, 田中:
“ワークフローネットの健全性と並列度について”,
電子情報通信学会信学技報, Vol.105, No.573 (CST2005-41), pp.13-18 (2006)
196. 村上, 葛, 中田:
“公開鍵暗号システム MEPKC における鍵生成器の作成について”,
電子情報通信学会信学技報, Vol.105, No.573 (CST2005-42), pp.19-24 (2006)
197. 雷, 葛, 中田, 斗納:
“モジュール合成を用いたソフトウェア設計における仕様の充足性検証に関する考察”,
電子情報通信学会信学技報, Vol.105, No.573 (CST2005-43), pp.25-30 (2006)
198. 養畑, 葛, 中田, 斗納:
“マルチプロセッサシステムのための複数の静的優先リストを用いた動的スケジューリング手法の提案”,
電子情報通信学会信学技報, Vol.106, No.180 (CST2006-12), pp.13-18 (2006)
199. 宮内, 山口, 葛, 田中:
“状態機械ワークフローネットの Abort 型動的変更に対する最悪変更時間の計算複雑さと性能解析について”,
電子情報通信学会信学技報, Vol.106, No.180 (CST2006-17), pp.43-48 (2006)
200. 渡邊, 中田, 葛, 吉村:
“連想語辞書を用いた文例検索機能の実現に関する研究”,
電気・情報関連学会中国支部第 57 回連合大会講演論文集, pp. 236 - 237 (2006.10)
201. 山口, 成井, 葛, 田中:
“引継型と請負型のインターワークフローの振る舞い継承について”,
第 4 9 回自動制御連合講演会論文集, pp.SU5-1-7 1-4 (2006.11)

202. S. Yamaguchi, T. Takai, Q.W.Ge, M. Tanaka:
“On Evaluation and Application of PARAddeg of Acyclic Structured Program Nets”,
IEICE Technical Report, Vol.106, No.367, pp.13-18 (2006.11)
203. 養畑, 大塚, 葛, 中田, 斗納:
“クリティカルパスを重視した動的マルチプロセススケジューリング手法の提案”,
電子情報通信学会信学技報, Vol.106, No.502 (CST2006-39), pp.7-12 (2007)
204. 金子, 山口, 葛, 田中:
“well-structured WF ネットの構造解析と PARAddeg の近似計算について”,
電子情報通信学会信学技報, Vol.106, No.502 (CST2006-40), pp.13-18 (2007)
205. 横山, 山口, 葛, 田中:
“LP による初等 T-invariant のサポートベクトルの実用的な計算について”,
2007 年電子情報通信学会総合大会論文集, p.256 (2007).
206. 成井, 山口, 葛, 田中:
“並行同期型のインターワークフローの振る舞い継承について”,
2007 年電子情報通信学会総合大会論文集, p.257 (2007).
207. 山口, 村上, 中田, 葛:
“自動生成されたペトリネットの初等 T-invariant の列挙アルゴリズム”,
電子情報通信学会信学技報, Vol.107, No.119 (CST2007-9), pp.15-20 (2007.06)
208. 崔, 齋藤, 中田, 葛, 吉村:
“古文献時代定位システムのためのグラフ理論による文字認識モデルの考察”,
電子情報通信学会信学技報, Vol.107, No.203, pp.13-18 (CST2007-13) (2007).
209. 金子, 山口, 葛, 田中:
“Well-Structured ワークフローネットの並列度を計算するための最長パスに着目したヒューリスティックアルゴリズム”,
電子情報通信学会信学技報, Vol. 107, No. 363, pp. 7-10, (CST2007-19) (2007).
210. 村上, 山口, 葛, 中田:
“公開鍵暗号 MEPKC の鍵生成器として利用するペトリネットの自動生成およびその複雑化”,
電子情報通信学会信学技報, Vol. 107, No. 472, pp. 11-16, (CST2007-48) (2008).
211. 大塚, 養畑, 葛, 中田, 斗納, 森山:
“通信時間を考慮したマルチプロセススケジューリング手法の提案”,
電子情報通信学会信学技報, Vol. 107, No. 472, pp. 23-28, (CST2007-50) (2008).
212. 林, 齋藤, 中田, 葛, 吉村:
“古文献を対象とした文字認識のための文字構造グラフの生成法”,
電子情報通信学会信学技報, Vol. 107, No. 472, pp.35-40 (CST2007-52) (2008).
213. 小宮, 山口, 葛, 田中:
“トークン分布に依存した停止性の SWITCH-less ネットに対する判定について”,
電子情報通信学会信学技報, Vol. 107, No. 472, pp.53-58 (CST2007-55) (2008).
214. 袁, 葛, 成富:
“中国人日本語学習者向けの単語学習ペトリネットモデル”,
電子情報通信学会 2008 年総合大会講演論文集, p.225 (2008).

215. 西田, 林, 中田, 葛, 吉村:
“手書き文字認識のための特徴グラフのマッチングアルゴリズムの提案”,
電子情報通信学会信学技報, Vol. 108, No. 79, pp.25-30 (CST2008-9) (2008.06).
216. 三輪, 樋岡, Chen Li, Qi-Wei Ge, 松野, 宮野:
“実験データに基づくシグナル伝達経路ペトリネットモデルの遅延時間推定手法”,
平成 20 年度電気・情報関連学会中国支部連合大会講演論文集, pp.99-100 (2008.10)
217. 樋岡, 三輪, 李, 葛, 松野, 宮野:
“時間ペトリネットによるシグナル伝達経路モデルの反応時間決定のアルゴリズムの提案”,
平成 20 年度電気・情報関連学会中国支部連合大会講演論文集, pp.101-102, (2008.10).
218. 中原, 大塚, 葛, 中田, 森山, 斗納:
”遺伝的アルゴリズムによる通信時間を考慮したマルチプロセッサスケジューリング手法
の提案”,
電子情報通信学会信学技報, Vol.108, No.278 (CST2008-33), pp.59-64 (2008.11)
219. 袁, 葛, 成富, 丁:
“第二言語としての日本語の能力向上を目指した E-Learning システムの設計”,
電子情報通信学会信学技報, Vol.108, No.278 (CST2008-38), pp.89-94 (2008.11)
220. 西田, 林, 倉持, 二宮, 中田, 葛, 吉村:
“手書き文字認識のための特徴グラフの類似性判定アルゴリズム”,
電子情報通信学会信学技報, Vol.108, No.278, pp.95-100 (CST2008-39) (2008.11)
221. 大塚, 中原, 葛, 中田, 森山, 斗納:
”通信時間を考慮したタスクグラフの最適実行時間の上下界について”,
電子情報通信学会信学技報, Vol. 108, No.415, pp.1-4 (CST2008-41) (2009.01).
222. 山口, 葛, 中田:
”公開鍵暗号 MEPKC のためのペトリネットの生成法およびその初等 T-invariant の計算
法”,
電子情報通信学会信学技報, Vol. 108, No.415, pp.5-10 (CST2008-42) (2009.01).
223. 成井, 山口, 葛, 田中:
“引継型と請負型のインターワークフローへの動的変更の解析”
電子情報通信学会信学技報, Vol. 108, No.415, pp.33-38 (CST2008-47) (2009.01).
224. 林, 西田, 倉持, 二宮, 中田, 葛, 吉村:
“手書き文字認識のための特徴グラフ生成アルゴリズムの改善”,
電子情報通信学会信学技報, Vol. 108, No.415, pp.39-44 (CST2008-48) (2009.01).
225. 浮田, 葛, 中田:
“無線ネットワークによるセンサーの位置特定方法に関する一考察”,
電子情報通信学会 2009 年総合大会講演論文集, p.217 (2009.03).
226. 三輪, 樋岡, 葛, 松野:
“シグナル伝達経路のペトリネット表現に基づく反応パラメータ条件式導出アルゴリズム
の提案”,
電子情報通信学会信学技報, vol. 109, no. 165, CST2009-16, pp. 25-30, 2009 年 8 月.

227. 三輪, 李, 葛, 松野:
“確率を用いたトークン滞留しない時間ペトリネットモデルのトランジション発火時間の決定法”,
電子情報通信学会信学技報, vol. 109, no. 301, CST2009-30, pp. 71-76, 2009 年 11 月.
228. 浮田, 池田, 葛, 中田:
“同形グラフの節点对応におけるカーネルセットの提案とその性質について”,
電子情報通信学会信学技報, vol.109, no.367, pp.79-84, 2010 年 1 月.
229. 松崎衣里子, 葛崎偉, 中田充:
“公開鍵暗号 MEPKC の暗号化システム実現に関する研究”,
電子情報通信学会 2010 総合大会, 2010 年 3 月
230. 陳, 川淵, 葛, 中田, 斗納, 岡本, 穴吹:
“マルチプロセッサスケジューリングにおけるタスクグラフのブロック分割について”,
電子情報通信学会信学技報, vol. 110, no. 161, CST2010-37, pp. 31-34, 2010 年 8 月
231. 村上, 葛, 山口, 松野:
“シグナル伝達経路ペトリネットモデルにおける遅延時間の整合性確認手法の提案”,
電子情報通信学会信学技報, vol. 110, no. 370, CST2010-76, pp.93-98, 2011 年 1 月.
232. 池田, 相原, 葛, 中田:
“カーネルセット発見に関する既存アルゴリズムの改善と新たな手法の提案”,
電子情報通信学会信学技報, vol. 110, no. 370, CST2010-75, pp.87-92, 2011 年 1 月.
233. 包, 森田, 葛, 中田:
“構文木の類似度を用いた C 言語プログラムの類似性検証”,
電子情報通信学会信学技報, vol. 110, no. 370, CST2010-74, pp.83-86, 2011 年 1 月.
234. 福田, 松田, 中田, 葛, 吉村:
“日本語続け字を対象とした特徴グラフに基づく文字認識アルゴリズムの改良”,
電子情報通信学会信学技報, vol. 110, no. 370, CST2010-73, pp.77-82, 2011 年 1 月.
235. 陳, 川淵, 葛, 中田, 斗納, 神山, 嶋田:
“タスクグラフのブロック分割に関する新たな提案とその評価”,
電子情報通信学会信学技報, vol. 110, no. 370, CST2010-72, pp.71-76, 2011 年 1 月.
236. 阿濱, 葛:
“情報社会に参画する態度の育成を目指したペトリネットモデルを活用した e-Learning システムの設計について”,
電子情報通信学会信学技報, vol. 111, no. 294, MSS2011-38, pp. 31-34, 2011 年 11 月.
237. 村上, 葛, 松野:
“サイクリック構造を含むシグナル伝達経路ペトリネットモデルの滞留なし発火頻度決定手法の提案”,
電子情報通信学会信学技報, vol. 111, no. 294, MSS2011-45, pp. 71-76, 2011 年 11 月.
238. 村上, 葛, 松野:
“シグナル伝達経路の性質に基づく時間ペトリネットのトークン滞留なし条件の検討”,
電子情報通信学会信学技報, vol. 111, no. 453, MSS2011-77, pp. 29-34, 2012 年 3 月.

239. 福田, 荒川, 中田, 葛, 吉村:
“日本語続け字を対象とした特徴グラフに基づく文字認識アルゴリズムの改善と評価”,
電子情報通信学会信学技報, vol. 111, no. 294, MSS2011-40, pp. 41-46, 2011 年 11 月.
240. 岡田, 中田, 葛, 吉村,
“万葉集和歌検索システムの改良に関する研究”,
平成 24 年度 (第 63 回) 電気・情報関連学会中国支部連合大会講演論文集, pp.452-453 (2012)
241. 松本, 葛, 松野:
“滞留なしペトリネットにおける依存部分ネット決定アルゴリズムの提案”,
電子情報通信学会信学技報, vol. 112, no. 383, MSS2012-50, pp. 27-32, 2013 年 1 月.
242. 包, 中田, 葛:
“順序木の類似度を評価する手法の提案 ～ C 言語プログラムの類似性検証への応用 ～”,
電子情報通信学会信学技報, vol. 112, no. 383, MSS2012-56, pp. 61-64, 2013 年 1 月.
243. 高地, 中田, 葛:
“グラフの極小決定セットを発見するアルゴリズムの提案”,
電子情報通信学会信学技報, vol. 112, no. 383, MSS2012-57, pp. 65-70, 2013 年 1 月.
244. 飯野, 荒川, 長岡, 中田, 葛:
“文字構造に基づいた手書き古文書画像検索システムの考察”,
電子情報通信学会信学技報, vol. 113, no. 466, MSS2013-87, pp. 69-72, 2014 年 3 月.
245. 水田, 葛, 松野:
“滞留なしペトリネットにおける依存部分ネットに関する諸性質”,
電子情報通信学会信学技報, vol. 113, no. 466, MSS2013-89, pp. 77-82, 2014 年 3 月.
246. 長田, 呉, 中田, 葛,
“東洋医学の陰陽五行説に基づいた五臓六腑のペトリネットモデルの提案”,
電子情報通信学会信学技報, vol. 113, no. 466, MSS2013-95, pp. 113-118, 2014 年 3 月.
247. 葛, 前阪, 呉, 中田,
“東洋医学に基づいた五臓六腑と経絡のペトリネットモデルの提案”,
電子情報通信学会信学技報, vol. 114, no. 313, MSS2014-67, pp. 141-146, 2014 年 11 月.
248. 長岡, 飯野, 中田, 葛,
“古文書画像検索システムにおける類似部分グラフ検索手法の提案”,
電子情報通信学会信学技報, vol. 114, no. 493, MSS2014-103, pp. 71-76, 2015 年 3 月.
249. 水田, 葛, 松野,
“依存縮約による滞留なしペトリネットの等価変換”,
電子情報通信学会信学技報, vol. 114, no. 493, MSS2014-98, pp. 41-46, 2015 年 3 月.
250. 西田, 村井, 呉, 中田, 葛,
“経絡の経穴効能に基づいた五臓六腑のモデルの構築”,
電子情報通信学会信学技報, vol. 115, no. 480, MSS2015-68, pp. 5-10, 2016 年 3 月.
251. 児玉, 長岡, 中田, 葛, 吉村,
“古文書画像検索システムのための類似部分グラフ検索法の実現”,
電子情報通信学会信学技報, vol. 115, no. 480, MSS2015-69, pp. 11-16, 2016 年 3 月.

252. 水田, 葛, 松野,
“滞留なしペトリネットにおける依存縮約の一意性に関する性質”,
電子情報通信学会信学技報, vol. 115, no. 480, MSS2015-75, pp. 41-46, 2016 年 3 月.
253. 後藤, 中田, 葛,
“グラフの決定セットの判定について”,
電子情報通信学会信学技報, vol. 116, no. 525, MSS2016-85, pp. 23-28, 2017 年 3 月.
254. 児玉, 鷹多, 山本, 中田, 葛, 吉村,
“古文書画像検索システムのための類似部分グラフ検索手法の改良”,
電子情報通信学会信学技報, vol. 116, no. 525, MSS2016-86, pp. 29-34, 2017 年 3 月.
255. 水田, 葛, 松野,
“滞留なしペトリネットにおけるトランジション間の依存性解析”,
電子情報通信学会信学技報, vol. 116, no. 525, MSS2016-93, pp. 67-72, 2017 年 3 月.
256. 田中, 後藤, 中田, S.N. Chiranut, 葛,
“グラフの決定セットの判定法に関する検証”,
電子情報通信学会技術研究報告, vol. 117, no. 380, pp.25-30, 2018 年 1 月.
257. B. Wu, X. Bao, N. Zhang, M. Nakata, Q.W. Ge,
“A Proposal of Generating Paths of Program Net and Its Application to Software Testing”,
電子情報通信学会技術研究報告, vol. 117, no. 380, pp.65-70, 2018 年 1 月.
258. 甘, 高橋, 呉, 中田, 葛,
“東洋医学に基づく五臓六腑および十二正経のペトリネットモデルの構築”, 電子情報通信学会技術研究報告, vol. 117, no. 380, pp.71-76, 2018 年 1 月.
259. グェン ティ トウイ, 高橋, 呉, 中田, 葛,
“汎用性を考慮した人体経絡のペトリネットモデルの構築およびシミュレーションデータの集計”,
電子情報通信学会技術研究報告, vol. 117, no. 380, pp.77-82, 2018 年 1 月.
260. 甘, 呉, 中田, 葛,
“任督二脈と奇穴を加えた五臓六腑・経脈のペトリネットモデルの提案”, 平成 30 年度 (第 69 回) 電気・情報関連学会中国支部連合大会論文集, R18-14-08, 2018 年 10 月.
261. 藤本, グェン, 呉, 中田, 葛,
“Java 言語による五臓六腑と心包経のモデル構築”, 平成 30 年度 (第 69 回) 電気・情報関連学会中国支部連合大会論文集, R18-14-09, 2018 年 10 月.

3. Other papers

262. 葛, 池添, 斗納:
“自動車用電子制御機器プログラムの自動生成システムー APES”,
富士通テン技報, Vol.11, No.3, pp.43-52 (Nov. 1993)
263. Q.W.Ge, R.Wu and H.Yanagida:
“On Module Arrangement in Generating Assemble Programs via Directed Graph”,
Bulletin of Faculty of Education, Yamaguchi University, Vol. xlv, Pt.2, pp.53-64(1995)

264. 葛, 嶋田, 斗納:
“C 言語プログラム解析システム”,
山口大学教育学部附属教育実践総合センター研究紀要第 13 号, pp.237-251 (Nov. 2001)
265. 呉, 葛:
“多人数情報処理教育講義における出席管理について”,
山口大学教育学部附属教育実践総合センター研究紀要第 17 号, pp.1-9 (Mar. 2004)
266. 雷, 中村, 葛:
“学校向けネットワークの簡易な構築法”,
山口大学教育学部附属教育実践総合センター研究紀要第 20 号, pp.203-213 (Sept. 2005)
267. 山口, 内平, 葛, 本位田:
“CST ソリューションコンペティション 2007 (概要)”,
電子情報通信学会 2007 年総合大会論文集, p. SS-11 (2007)
268. 山口, 宮本, 内平, 葛, 本位田:
“CST ソリューションコンペティション 2007 ～総括～”,
電子情報通信学会 2008 年総合大会講演論文集, pp.SS-32 - SS-33 (2008).
269. 宮本, 山口, 内平, 葛, 本位田:
“CST ソリューションコンペティション 2007 ～評価実験の詳細報告～”,
電子情報通信学会信学技法, Vol. 108, No. 79, pp.7-12 (CST2008-6) (2008).
270. 山口, 宮本, 内平, 葛, 本位田:
“マルチカーエレベータ群管理アルゴリズムの評価と考察”,
電子情報通信学会 Fundamentals Review Vol.2, No.1, pp.58-65 (2008.07).
271. 山口, 宮本, 内平, 葛, 本位田:
“マルチカーエレベータ群管理アルゴリズムに関する研究動向～CST ソリューションコンペティション 2007 の活動を通じて～”,
電子情報通信学会 2008 年基礎・境界ソサイエティ大会講演論文集, pp.SS-13-SS-14 (2008).
272. 田岡, 山口, 葛:
“国際報告:International Technical Conference on Circuits/Systems, Computers and Communications”,
電子情報通信学会 Fundamentals Review Vol.2, No.2, pp.63-66 (2008.10).
273. 山口, 宮本, 内平, 葛, 本位田:
“CST ソリューションコンペティション 2008 (総括)”,
電子情報通信学会 2009 年総合大会講演論文集, pp.SS-49-SS-50 (2009.03).
274. 山口, 宮本, 内平, 葛, 本位田:
“CST ソリューションコンペティション 2007 及び 2008 の総括”,
電子情報通信学会信学技法, vol. 109, no. 73, CST2009-11, pp. 59-64, 2009 年 6 月.